

概述

BP2862XS 是一款外置 OVP 降压型 LED 恒流驱动芯片。芯片工作在电感电流临界连续模式，适用于 85Vac~265Vac 全范围输入电压的非隔离降压型 LED 恒流电源。芯片 ROVP 引脚带 Enable 功能，适用于开关调色和感应灯应用。

BP2862XS 芯片内部集成 500V 功率开关，采用栅极退磁检测技术和高压 JFET 供电技术，无需 VCC 电容和启动电阻，使其外围器件更简单，节约了外围的成本和体积。

BP2862XS 芯片内置高精度的电流采样电路和恒流控制技术，实现高精度的 LED 恒流输出和优异的线电压调整率。芯片工作在电感电流临界模式，输出电流不随电感量和 LED 工作电压的变化而变化，实现优异的负载调整率。

BP2862XS 具有多重保护功能，包括 LED 短路保护，芯片供电欠压保护，外置 OVP，芯片温度过热调节等。

BP2862XS 采用 BPSOP10 封装。

可兼容 BP2867XJ DIP-7 脚位。

典型应用

特点

- Enable 功能兼容开关调色和感应灯
- OVP 抗干扰能力强
- 无 VCC 电容、无启动电阻
- 集成高压供电功能
- 外置防潮 OVP 功能
- 低母线电压下不闪灯
- 多灯并联无闪烁
- ±5% LED 输出电流精度
- LED 短路保护
- 过热调节功能
- 采用 BPSOP10 封装

应用

- LED 球泡灯
- 其它 LED 照明

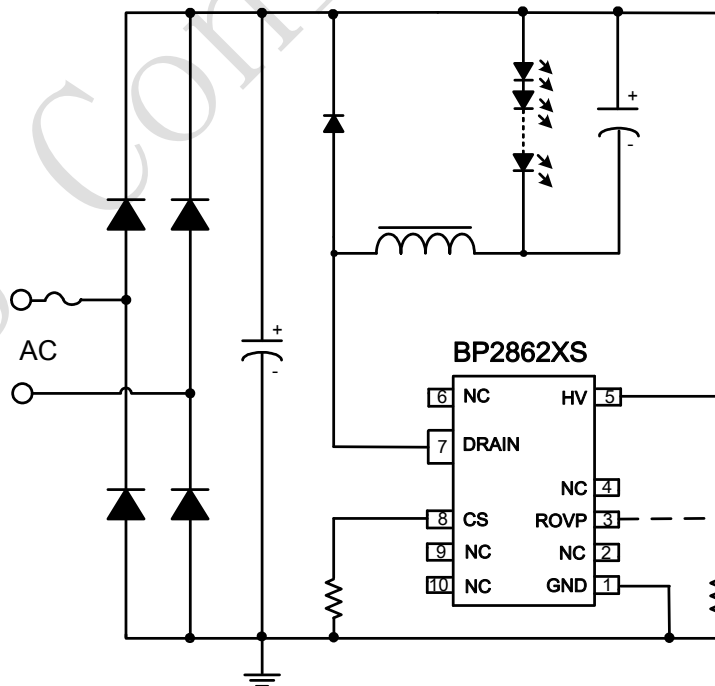


图 1 BP2862XS 典型应用图

芯片名称



订购信息

订购型号	封装	包装形式	打印
BP2862XS	BPSOP10	编带 4,000 颗/盘	BP2862 XXXXXX WXXXYS

管脚封装

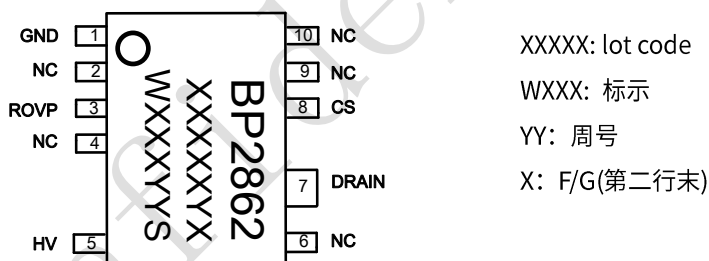


图2 管脚封装图

管脚描述

管脚号	管脚名称	描述
1	GND	芯片地
3	ROVP	OVP 设置引脚
2,4,6,9,10	NC	无连接
5	HV	芯片高压供电端
6	DRAIN	内部高压功率管漏极
8	CS	电流采样端，采样电阻接在 CS 和 GND 端之间

极限参数(注 1)

符号	参数	参数范围		单位
HV	500V 芯片高压供电接口	-0.3~500		V
DRAIN	内部高压功率管漏极到源极峰值电压	-0.3~500		V
ROVP	Vovp 设置引脚电压限值	-0.3~8		V
CS	电流采样端	-0.3~8		V
IDMAX	漏极最大电流 @ T _J =100°C	FS	1000	mA
		GS	1500	
T _J	工作结温范围	-40 to 150		°C
T _{STG}	储存温度范围	-55 to 150		°C
	ESD (注 2)	2		KV

注 1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数, 该规范不予保证其精度, 但其典型值合理反映了器件性能。

注 2: 人体模型, 100pF 电容通过 1.5KΩ 电阻放电。

工作范围

符号	参数范围		单位
V_{in}=176Vac~265Vac, 腔体温度 60°C			
	FS	GS	
I _{LED max} 最大输出电流	500mA	550mA	mA
POUT _{max} 最大输出功率	43W	50W	W
V_{in}=176Vac~265Vac, 腔体温度 90°C			
	FS	GS	mA
最大输出电流	450mA	500mA	
最大输出功率	37W	44W	W
V _{LED min}	最小负载电压	FS	GS
		>15V	
			V

电气参数(注 3, 4) (无特别说明情况下, $T_A=25^\circ\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
电源电压						
I_{CC}	芯片工作电流	$F_{OP}=4\text{kHz}$		230		μA
电流采样						
V_{CS_TH}	电流检测阈值		360	373	386	mV
T_{LEB}	前沿消隐时间			500		ns
T_{DELAY}	芯片关断延迟			200		ns
ROVP						
V_{EN}	ROVP 引脚开机阈值			0.3		V
I_{OVP}	OVP 引脚电流			90		μA
内部时间控制						
T_{OFF_MIN}	最小关断时间			1.3		μs
T_{OFF_MAX}	最大关断时间			400		μs
T_{ON_MAX}	最大开通时间			50		μs
T_{OVP_RST}	OVP 重启时间			10		ms
功率管						
BV_{DSS}	功率管的击穿电压	$V_{GS}=0\text{V}/I_{DS}=250\mu\text{A}$	500			V
I_{DSS}	功率管漏电流	$V_{GS}=0\text{V}/V_{DS}=500\text{V}$			1	μA
$FS R_{DS_ON}$	功率管导通阻抗	$V_{GS}=10\text{V}/I_{DS}=0.1\text{A}$		3		Ω
$GS R_{DS_ON}$				2		
过热调节						
T_{REG}	过热调节温度	IC Surface		140		$^\circ\text{C}$

注 3: 典型参数值为 25°C 下测得的参数标准。

注 4: 规格书的最小、最大规范范围由测试保证, 典型值由设计、测试或统计分析保证。

$$I_{LED} = \frac{I_{PK}}{2}$$

其中， I_{PK} 是电感的峰值电流。

储能电感

BP2862XS 工作在电感电流临界模式，当功率管导通时，流过储能电感的电流从零开始上升，导通时间为：

$$t_{on} = \frac{L \times I_{PK}}{V_{IN} - V_{LED}}$$

其中， L 是电感量； I_{PK} 是电感电流的峰值； V_{IN} 是经整流后的母线电压； V_{LED} 是输出 LED 上的电压。

当功率管关断时，流过储能电感的电流从峰值开始往下下降，当电感电流下降到零时，芯片内部逻辑再次将功率管开通。功率管的关断时间为：

$$t_{off} = \frac{L \times I_{PK}}{V_{LED}}$$

储能电感的计算公式为：

$$L = \frac{V_{LED} \times (V_{IN} - V_{LED})}{f \times I_{PK} \times V_{IN}}$$

其中， f 为系统工作频率。BP2862XS 的系统工作频率和输入电压成正比关系，设置 BP2862XS 系统工作频率时，选择在输入电压最低时设置系统的最低工作频率，而当输入电压最高时，系统的工作频率也最高。

BP2862XS 设置了系统的最小关断时间和最大关断时间，分别为 1.3us 和 400us。由 t_{OFF} 的计算公式可知，如果电感量很小时， t_{OFF} 很可能会小于芯片的最小退关断时间，系统就会进入电感电流断续模式，LED 输出电流会背离设计值；而当电感量很大时， t_{OFF} 又可能会超出芯片的最大关断时间，这时系统就会进入电感电流连续模式，输出 LED 电流同样也会背离设计值。所以选择合适的电感值很重要。

过压保护电阻设置

开路保护电压可以通过 ROVP 引脚电阻来设置，ROVP 引脚流出的电流约为 90uA。

当 LED 开路时，输出电压逐渐上升，退磁时间变短。因此可以根据需要设定的开路保护电压，来计算退磁时间 T_{ovp} 。

$$T_{ovp} \approx \frac{L \times V_{cs}}{R_{cs} \times V_{ovp}}$$

其中，

V_{cs} 是 CS 关断阈值 (373mV)；

V_{ovp} 是需要设定的过压保护点；

然后根据 T_{ovp} 时间来计算 R_{ovp} 的电阻值，公式如下：

$$R_{ovp} \approx \frac{150}{T_{ovp}} * 10^{-3}$$

注：ROVP 脚有 EN 功能，ROVP 电压高于 0.3V，芯片进入 Enable 功能，芯片开启。ROVP 电压低于 0.1V，芯片进入 Disable 功能，关断输出，所以 ROVP 电阻需要大于 3K；如不需要 OVP 功能，ROVP 悬空即可。

保护功能

BP2862XS 内置多种保护功能，包括 LED 短路保护，芯片供电电压欠压保护，芯片温度过热调节等。

当 LED 短路时，系统工作在 4kHz 低频，所以功耗很低。

BP2862XS 通过过温调节电路检测芯片温度，当芯片温度超过 140°C 时，芯片进入过温调节状态，逐渐减小输出电流，从而控制输出功率和温升，使芯片温度控制在一定值，以提高系统的可靠性。

PCB 设计

在设计 BP2862XS PCB 时，GND、ROVP、DRAIN、CS 引脚可以和就近的 NC 脚接在一起，以提高芯片散热。

具体需要遵循以下指南：

CS 采样电阻

电流采样电阻的功率地线尽可能短，且要和芯片的地线及

其它小信号地线分头接到母线电容的地。另外加大 CS 引脚的铺铜面积可以加强芯片散热。

HV 引脚

在焊接允许的情况下，HV 引脚尽量远离 CS 引脚和其他低压引脚。使用时尽量加大 HV 引脚的铺铜面积以辅助散热。

功率环路的面积

减小功率环路的面积，如功率电感、功率管、母线电容的环路面积，以及功率电感、输出电容的环路面积，以减小 EMI 辐射。

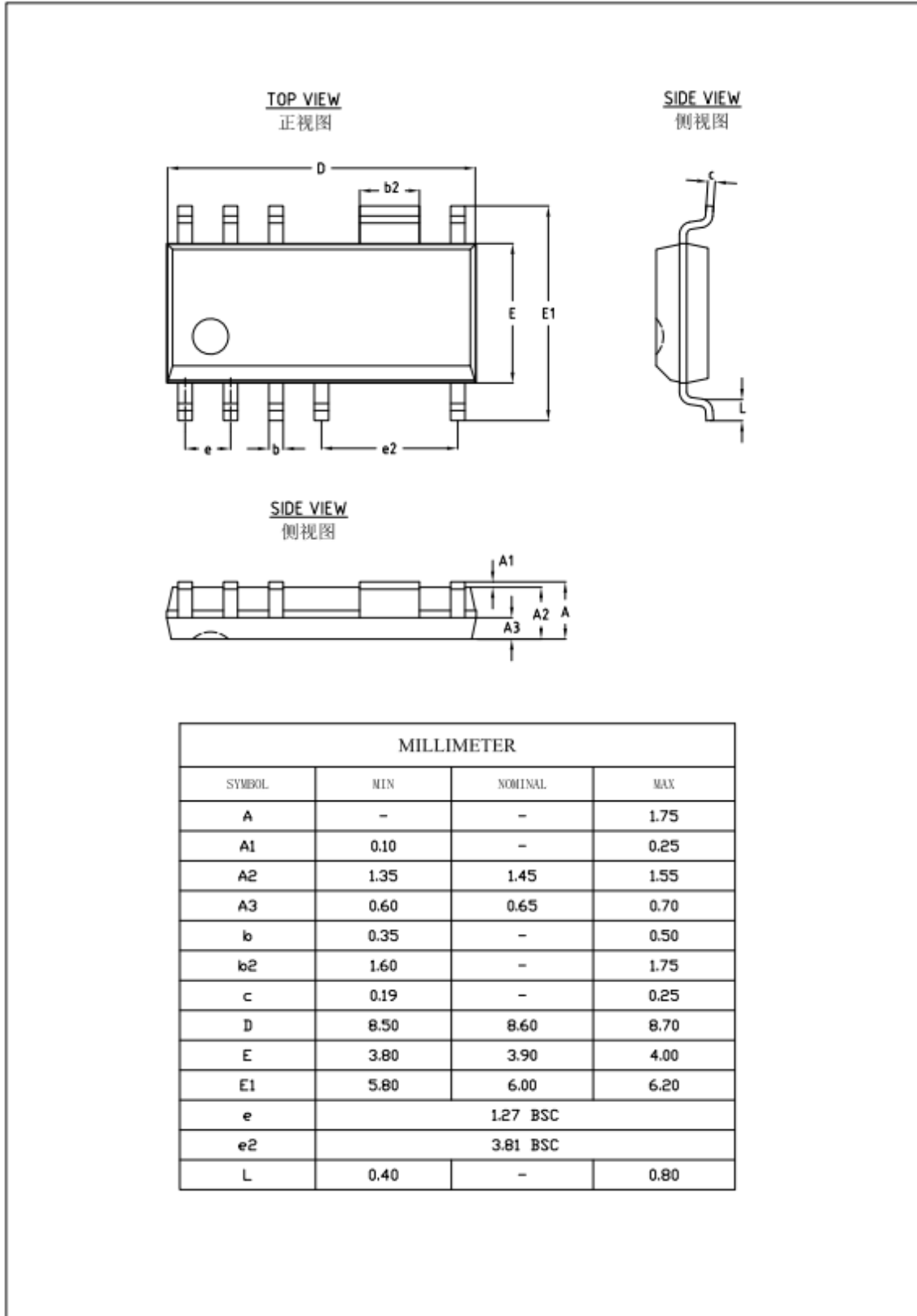
DRAIN 引脚

增加 DRAIN 引脚的铺铜面积以提高芯片散热，但是过大的铺铜面积会使 EMI 变差。

GND 引脚

芯片 GND 引脚要接到母线电容的负端，不可以直接接在整流桥的负端。增加 GND 引脚的铺铜面积以提高芯片散热能力。

封装信息 (BPSOP10)



免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠，但是保留在没有通知的情况下，修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息，晶丰明源不做任何明示或暗示的保证，包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证，晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。